

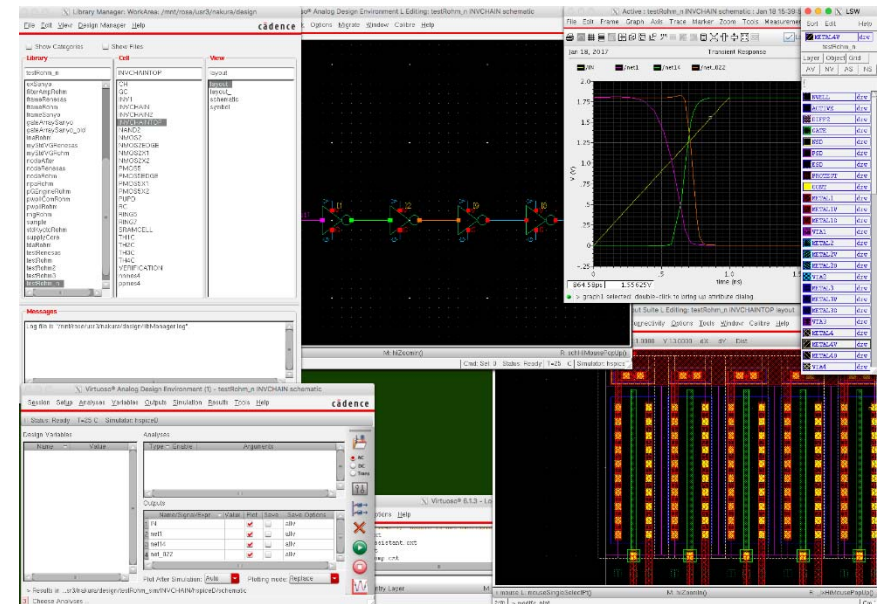
VDECにおける教育・設計環境とその展開

名倉 徹

2017.1.20 VDEC 設立 20 周年記念会

VDEC における設計環境

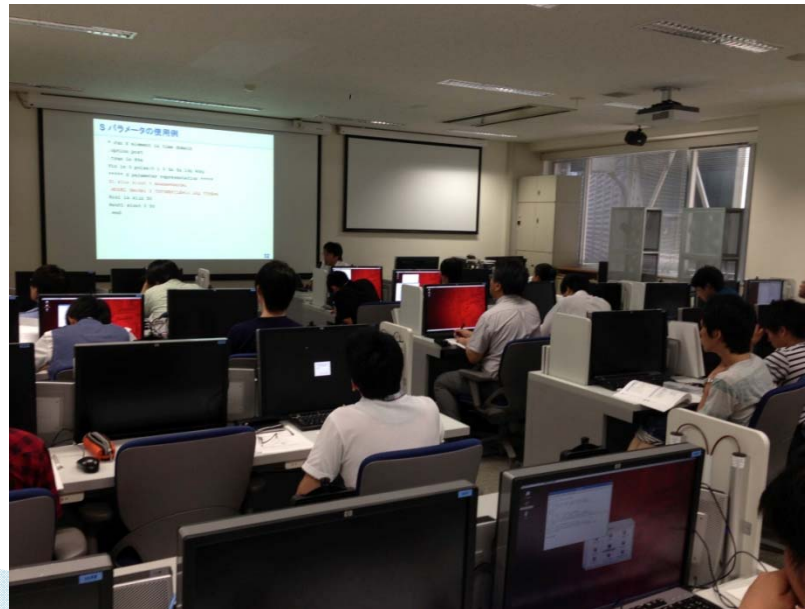
- ▶ CAD ライセンス
 - Cadence, Synopsys, Mentor, Keisight の主要ツールは ほぼ全てカバーしている。
- ▶ PDK
 - 製造先の設計ルールに依存
 - 主要3ベンダーのツール
- ▶ 設計フロー
 - ローム0.18um/ルネサス65nmプロセスにおいて VDEC 環境設計フロー講習会を開催。



VDEC における教育環境 (1 / 5)

▶ CAD 講習会

- Cadence/Synopsys 最新版ツールの CAD 使い方講習会
- Cadence/Synopsys から講師を派遣
- 2 日講習 x 5 ツール を夏休みと春休みに開催
- 東大で開催し、VDEC 拠点校にストリーミング配信
- 毎年、300～400名の教員・学生が参加



VDEC における教育環境 (2/5)

▶ リフレッシュセミナー

- 社会人向け (大学関係者も参加可)
- アナログ, RF, MEMS設計, MEMS試作 の 4 コース
- それぞれ 2~3 日間
- 大学の先生が講師



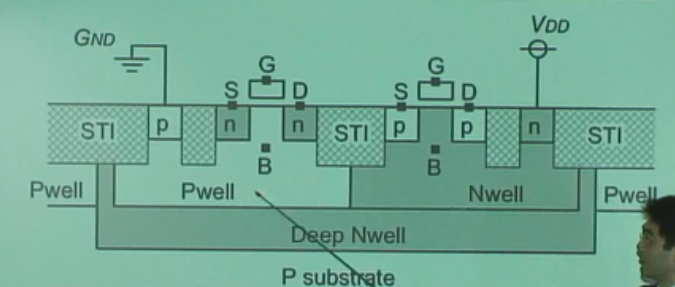
VDEC における教育環境 (3/5)

▶ ストリーミング講義

- LSI設計に必要な雑多な知識を 90min x 10 回で。
- VDEC で行った講義を録画し、資料とともに WEB にアップ
- 累計 1万 view 以上

録画日時 : 2011/04/18 18:07 JST
LSI設計常識講座 第1講
VDEC Tweet 1 いいね!

Deep Nwell (Triple Well)



USTREAM
RECORDED LIVE

深い Nwell を形成。
Pwell が独立し、電位を変えることができる。
特殊プロセスが必要。レイアウトにも一手間。

00:32:07 共有

VDEC 5

VDEC における教育環境 (4/5)

- ▶ デザイナーズフォーラム
 - VDEC ユーザの情報交換の場
 - 夏休みに 1 泊 2 日
 - 東大と VDEC 拠点校との交互開催
- ▶ VDEC デザインアワード
 - 優秀なチップを作った学生を表彰
 - 書類審査 +
デザイナーズフォーラムでの
最終審査発表



VDEC による海外教育 (5 / 5)

- ▶ 以下の機関とMOU締結。出張講義も。
 - モンゴル国立大学
 - ベトナム ICDREC
 - トルコ TUBITAC



Message from ベトナム ICDREC

<http://www.vdec.u-tokyo.ac.jp/20shunen-data/VDEC-ICDREC20170120.html>

Message from モンゴル国立大学

<http://www.vdec.u-tokyo.ac.jp/20shunen-data/VDEC-Mongolia20170120.html>