

**東京大学大学院工学系研究科附属システムデザイン研究センター**  
**(VDECチップ試作サービス) IHP SiGe BiCMOSチップ試作定価**

2023/10/13改訂版(2023/10/13-)

定価番号	プロセス技術名	1mm <sup>2</sup> あたり金額(税込)	備考
1-24	SG13S	¥1,390,500	総面積10mm <sup>2</sup> 以下の部分について
2-24	SG13S	¥1,121,400	総面積10mm <sup>2</sup> を超えた部分について
3-24	SG13SCu	¥1,401,800	総面積10mm <sup>2</sup> 以下の部分について
4-24	SG13SCu	¥1,233,500	総面積10mm <sup>2</sup> を超えた部分について
5-24	SG13G2	¥1,525,100	総面積10mm <sup>2</sup> 以下の部分について
6-24	SG13G2	¥1,166,300	総面積10mm <sup>2</sup> を超えた部分について
7-24	SG13G2Cu	¥1,536,300	総面積10mm <sup>2</sup> 以下の部分について
8-24	SG13G2Cu	¥1,177,500	総面積10mm <sup>2</sup> を超えた部分について
9-24	SG25H5EPIC	¥1,570,000	総面積10mm <sup>2</sup> 以下の部分について
10-24	SG25H5EPIC	¥1,345,700	総面積10mm <sup>2</sup> を超えた部分について
11-24	SG13G3Cu	¥1,816,700	総面積10mm <sup>2</sup> 以下の部分について
12-24	SG13G3Cu	¥1,570,000	総面積10mm <sup>2</sup> を超えた部分について

発注可能な最小面積は0.8mm<sup>2</sup>とする

本定価表は2024年12月31日までに提出期限をもつチャトルサービスに対して有効とする

価格計算例1: SG13G2プロセス、12mm<sup>2</sup>の場合

$$¥1,525,100 \times 10 + ¥1,166,300 \times 2 = ¥17,583,600$$

価格計算例2: SG13G2プロセス、8mm<sup>2</sup>の場合

$$¥1,525,100 \times 8 = ¥12,200,800$$

d.lab運営委員会承認 2021年5月12日

d.lab運営委員会承認 2022年8月3日

d.lab運営委員会承認 2023年4月14日

d.lab運営委員会承認 2023年10月13日