

東芝 MeP 賞について

LSI IP デザイン・アワードでは、東芝殿の協力の下、2008 年第 10 回 LSI IP デザイン・アワードに向けて大学関係者を対象に東芝 MeP 賞を新設します。MeP は、東芝が開発した 32 ビットの RISC プロセッサです。ユーザーが命令セットや機能を拡張できる点に特徴があります。本賞は、MeP を使った回路技術やミドルウェアなどの研究・開発が募集対象になります。大学部門同様に、LSI で検証されたものだけでなく、研究途上の未完成なものも対象になります。このほか、東芝 MeP 賞では、設計・開発環境なども対象とします。

1. 応募資格

2007 年 12 月現在、大学や高等専門学校、公的研究機関に籍を置く、教官、研究者、学生を対象とします。国籍は問いません。

2. VDEC シャトル試作サービスについて

LSI IP デザイン・アワードは、東芝 MeP 賞の応募予定者に対して、東京大学大規模集積システム設計教育研究センター（VDEC）の 0.18 μ m CMOS プロセス・シャトルの一部を無料で提供します。ただし、応募者多数の場合には、LSI IP デザイン・アワード側で厳選させていただきます。希望者は「東芝 MeP 賞 VDEC シャトル試作サービス希望申し込み書」を 2007 年 8 月 9 日までに LSI IP デザイン・アワード事務局へご提出ください。ただし、本試作サービスの対象は、大学・高等専門学校など文部科学省所管の高等教育機関の研究者のみです。また、VDEC ユーザーでない方、VDEC ユーザーであってもローム社 CMOS 0.18 μ m 設計規則の守秘契約を VDEC と結んでいないユーザーについては、シャトルへの応募と並行してあらかじめそれらの手続きもお願いします。窓口は、テクノアソシエーツ宮崎（連絡先：申し込み書類提出先参照）が行います。

東芝 MeP 賞 VDEC シャトル試作サービス希望申し込み書

（以下の内容をメールまたは FAX、郵送でご提出ください）

- 1) 希望者氏名
- 2) 大学名（所属機関）
- 3) 研究室名
- 4) 役職
- 5) 連絡先（住所 電話番号 FAX 番号 Eメール・アドレス）
- 6) 東芝 MeP 賞への応募内容
研究・開発の狙い、内容、効果などを 200 字程度にまとめてください。
- 7) 想定されるチップ面積

提出先

〒107-0052 東京都港区 2-17-22
赤坂ツインタワー東館 17F
(株)テクノアソシエーツ内
株式会社日経 BP 電子・機械局 IP 開発部
LSI IP デザイン・アワード事務局
宮崎 信行宛
TEL : 03-5545-1720 FAX : 03-5545-1721
E-mail : nobumiya@nikkeibp.co.jp

3. 論文審査用提出書類

論文審査のため応募者は次に示す書類を電子データで下記宛に提出しなければなりません。データの形式は PDF データを原則とします。サイズはすべて A4 です。送付方法は郵送だけでなく、E-mail も可能です。

1) 東芝 MeP 賞応募書類表紙

指定された項目を記入し、提出します。項目および記入例を示す PDF データを LSI IP デザイン・アワードのトップページ (<http://techon.nikkeibp.co.jp/award/>) からダウンロードすることができます。

2) 特徴の説明書

特徴の説明は 5 ページ以内とします。説明には次に示す内容を含めてください。特徴、分野、機能、性能、新規性、使用したツール、動作環境、説明に必要な図版、参考文献などです。

3) 仕様書・スペック

必要に応じて添付してください。形式は自由ですが、サイズは A4 です。

提出先

〒107-0052 東京都港区 2-17-22
赤坂ツインタワー東館 17F
(株)テクノアソシエーツ内
株式会社日経 BP 電子・機械局 IP 開発部
LSI IP デザイン・アワード事務局
宮崎 信行宛
TEL : 03-5545-1720 FAX : 03-5545-1721
E-mail : nobumiya@nikkeibp.co.jp

4．締め切り

VDEC シャトル試作サービス募集締切 2007年8月9日

VDEC シャトル試作サービス設計データ提出締切 2007年9月18日

事前登録 2007年12月21日

論文提出 2008年2月29日

5．表彰

応募した者の中から審査委員会が優れていると認めた者に優秀賞を贈り、表彰します。受賞者には、財団法人電気・電子情報学術振興財団より研究助成金を授与します。

6．MePの詳細

MePのアーキテクチャや設計・開発環境については以下のホームページをご参照ください。

・東芝 MeP ホームページ

<http://www.semicon.toshiba.co.jp/product/micro/mep/index.html>

7．東芝 MeP 講習会

MePのアーキテクチャを学んでいただくために、実習を含んだセミナーを開催します。

参加は無料です。

開催日程 2007年9月19日(水)～21日(金) 10:00-17:00

開催地 東京大学VDEC

定員 15名

申し込みはVDECのホームページをご参照ください。<http://www.vdec.u-tokyo.ac.jp/>

東芝 MeP 賞の問い合わせ先

LSI IP デザイン・アワード事務局

(株)テクノアソシエーツ 宮崎 信行

〒107-0052 東京都港区赤坂2-17-22

TEL : 03-5545-1720 FAX : 03-5545-1721

E-mail : nobumiya@technoassociates.com

【応募に際してのご注意】

- ・ご応募いただいた資料は、LSI IP デザイン・アワード東芝 MeP 賞の審査に利用致します。
- ・応募資料については、日経 BP 社がお寄せいただいた応募内容を含めたすべての応募情報をとりまとめ、審査を担当する東芝殿にお渡し致します。
- ・ご登録・ご応募いただいた住所やE-Mailアドレスなどは、株式会社日経BPからの事務連絡にのみに使わせていただきます。

以上