

【募集】東京大学大規模集積システム設計教育研究センター（VDEC） 助教公募

概要

本センターは東京大学に設置された、国公私立大学および高専での VLSI 設計教育の高度化を実践的に推進する研究センターで、所属の教員の最先端の研究を通して教育の高度化を図ることを目指しています。同時に東京大学工学系研究科における学生実験にも携わっていただきます。

本公募はの中で、セキュアハードウェア実現に向けた研究に従事していただき、関連する教育に携わっていただくことを想定しています。同時に本センターの業務の中で関連の深い、計算機システムの運用、チップ試作の運用を担っていただくこととし、それぞれのエフォートは、研究50%、教育20%、業務30%程度を想定しています。

勤務先

東京大学大規模集積システム設計教育研究センター
113-0032 東京都文京区弥生 2-11-16
東京大学武田先端知ビル

採用予定日および任期

2016年4月1日（任期は採用期日より5年（ただし1回に限り更新が可能））
ただしこれ以前の採用も可能

職種および採用予定数

助教1名

勤務形態

常勤

研究分野

大規模集積回路工学の諸分野、特にセキュアハードウェア実装もしくはセンサーインターフェース回路の設計研究に関する分野

応募資格

- ・ 博士の学位を有すること
- ・ 上記の研究分野を専門とし、意欲を持って研究に取り組めること
- ・ 研究室の学生の研究指導に積極的に取り組めること
- ・ 上記の本センターの活動に積極的に参画できること

なお、採用にあたっては、

- ・最先端のデジタル・ミックストシグナル LSI 設計・試作・評価経験
 - ・Linux を中心とする計算機の運用管理経験
 - ・最新の EDA ツールの利用・管理経験
- を重視する。

応募期限

2016 年 1 月 22 日（金）消印有効

応募書類

- ① 履歴書（写真添付、現住所、連絡先（電話番号、電子メールアドレスを含む）、受賞歴）
- ② 研究業績目録（原著論文、特許等）
- ③ 主要論文別刷り（5 編以内、各一部）
- ④ これまでの研究概要、将来の研究展望（A4 用紙 4 枚以内）1 通
- ⑤ 所見を求めうる 2 名の方の氏名と連絡先、あるいは推薦状（密封のこと）

なお、提出書類は返却しませんのでご承知ください。

応募書類送付先

113-0032 東京都文京区弥生 2-11-16（東京大学武田先端知ビル）
東京大学大規模集積システム設計教育研究センター（VDEC）
センター長室気付（助教選考委員会）

（注意）応募の際には封筒に「VDEC 助教応募書類」と朱書の上、簡易書留で郵送してください。

選考方法

書類審査および面接

問い合わせ連絡先

（書面または電子メールでお願いします。電話での問い合わせはご遠慮ください）

東京大学大規模集積システム設計教育研究センター（VDEC）センター長室

FAX 03 5841 8910

secretary@vdec.u-tokyo.ac.jp