

正誤表

掲載頁	訂正箇所	正	誤																																																												
1. アドレス名訂正																																																															
24	浅田・池田研究室	(http://www.mos.t.u-tokyo.ac.jp/)	(http://www.mos.t.u-tokyo.ac.jp)																																																												
26	平本研究室	(http://vlsi.iis.u-tokyo.ac.jp/)	(http://vlsi.iis.u-tokyo.ac.jp)																																																												
31	小出研究室	(http://www.vdec.u-tokyo.ac.jp/Users/koide/)	(http://www.vdec.u-tokyo.ac.jp/Users/koide/)																																																												
2. 罫線記入																																																															
42	表4.3プロジェクト型研究 (b) IP利用技術研究の参加者 および概要	金沢大学～北海道大学の概要欄に横罫線記入 (b) IP利用技術研究の参加者および概要 <table border="1" style="width: 100%; border-collapse: collapse; text-align: center;"> <thead> <tr> <th style="width: 20%;">大 学</th> <th style="width: 20%;">氏 名</th> <th style="width: 60%;">概 要</th> </tr> </thead> <tbody> <tr> <td>東京大学</td> <td>池田 誠</td> <td></td> </tr> <tr> <td>九州大学</td> <td>村上和彰</td> <td>MCOREを2個、その間にコプロセッサとしてのFPGAならびにPPRAM-Link I/F (PLIF) を搭載し、いくつかの実験を実施</td> </tr> <tr> <td>金沢大学</td> <td>深山正幸</td> <td>インターネット携帯端末向けシステムLSIを設計</td> </tr> <tr> <td>東京工業大学</td> <td>國枝博昭</td> <td></td> </tr> <tr> <td>東京大学</td> <td>柴田 直</td> <td></td> </tr> <tr> <td>広島大学</td> <td>小出哲士</td> <td></td> </tr> <tr> <td>北海道大学</td> <td>山本 強</td> <td></td> </tr> <tr> <td>大阪大学</td> <td>今井正治</td> <td>リアルタイムOSのLSIとの周辺回路を含むSoCの設計、自動車のリアルタイム制御をターゲットとする</td> </tr> <tr> <td>熊本大学</td> <td>末吉敏則</td> <td>M.COREの周辺回路として(自作の)FPGAを搭載し、M.COREをFPGAのコントローラとして用いるようなCustom Computing Machineの設計、FPGAは対象となるプロセスに合わせて設計</td> </tr> </tbody> </table>	大 学	氏 名	概 要	東京大学	池田 誠		九州大学	村上和彰	MCOREを2個、その間にコプロセッサとしてのFPGAならびにPPRAM-Link I/F (PLIF) を搭載し、いくつかの実験を実施	金沢大学	深山正幸	インターネット携帯端末向けシステムLSIを設計	東京工業大学	國枝博昭		東京大学	柴田 直		広島大学	小出哲士		北海道大学	山本 強		大阪大学	今井正治	リアルタイムOSのLSIとの周辺回路を含むSoCの設計、自動車のリアルタイム制御をターゲットとする	熊本大学	末吉敏則	M.COREの周辺回路として(自作の)FPGAを搭載し、M.COREをFPGAのコントローラとして用いるようなCustom Computing Machineの設計、FPGAは対象となるプロセスに合わせて設計	金沢大学～北海道大学の概要欄に横罫線記入もれ (b) IP利用技術研究の参加者および概要 <table border="1" style="width: 100%; border-collapse: collapse; text-align: center;"> <thead> <tr> <th style="width: 20%;">大 学</th> <th style="width: 20%;">氏 名</th> <th style="width: 60%;">概 要</th> </tr> </thead> <tbody> <tr> <td>東京大学</td> <td>池田 誠</td> <td></td> </tr> <tr> <td>九州大学</td> <td>村上和彰</td> <td>MCOREを2個、その間にコプロセッサとしてのFPGAならびにPPRAM-Link I/F (PLIF) を搭載し、いくつかの実験を実施</td> </tr> <tr> <td>金沢大学</td> <td>深山正幸</td> <td>インターネット携帯端末向けシステムLSIを設計</td> </tr> <tr> <td>東京工業大学</td> <td>國枝博昭</td> <td></td> </tr> <tr> <td>東京大学</td> <td>柴田 直</td> <td></td> </tr> <tr> <td>広島大学</td> <td>小出哲士</td> <td></td> </tr> <tr> <td>北海道大学</td> <td>山本 強</td> <td></td> </tr> <tr> <td>大阪大学</td> <td>今井正治</td> <td>リアルタイムOSのLSIとの周辺回路を含むSoCの設計、自動車のリアルタイム制御をターゲットとする</td> </tr> <tr> <td>熊本大学</td> <td>末吉敏則</td> <td>M.COREの周辺回路として(自作の)FPGAを搭載し、M.COREをFPGAのコントローラとして用いるようなCustom Computing Machineの設計、FPGAは対象となるプロセスに合わせて設計</td> </tr> </tbody> </table>	大 学	氏 名	概 要	東京大学	池田 誠		九州大学	村上和彰	MCOREを2個、その間にコプロセッサとしてのFPGAならびにPPRAM-Link I/F (PLIF) を搭載し、いくつかの実験を実施	金沢大学	深山正幸	インターネット携帯端末向けシステムLSIを設計	東京工業大学	國枝博昭		東京大学	柴田 直		広島大学	小出哲士		北海道大学	山本 強		大阪大学	今井正治	リアルタイムOSのLSIとの周辺回路を含むSoCの設計、自動車のリアルタイム制御をターゲットとする	熊本大学	末吉敏則	M.COREの周辺回路として(自作の)FPGAを搭載し、M.COREをFPGAのコントローラとして用いるようなCustom Computing Machineの設計、FPGAは対象となるプロセスに合わせて設計
大 学	氏 名	概 要																																																													
東京大学	池田 誠																																																														
九州大学	村上和彰	MCOREを2個、その間にコプロセッサとしてのFPGAならびにPPRAM-Link I/F (PLIF) を搭載し、いくつかの実験を実施																																																													
金沢大学	深山正幸	インターネット携帯端末向けシステムLSIを設計																																																													
東京工業大学	國枝博昭																																																														
東京大学	柴田 直																																																														
広島大学	小出哲士																																																														
北海道大学	山本 強																																																														
大阪大学	今井正治	リアルタイムOSのLSIとの周辺回路を含むSoCの設計、自動車のリアルタイム制御をターゲットとする																																																													
熊本大学	末吉敏則	M.COREの周辺回路として(自作の)FPGAを搭載し、M.COREをFPGAのコントローラとして用いるようなCustom Computing Machineの設計、FPGAは対象となるプロセスに合わせて設計																																																													
大 学	氏 名	概 要																																																													
東京大学	池田 誠																																																														
九州大学	村上和彰	MCOREを2個、その間にコプロセッサとしてのFPGAならびにPPRAM-Link I/F (PLIF) を搭載し、いくつかの実験を実施																																																													
金沢大学	深山正幸	インターネット携帯端末向けシステムLSIを設計																																																													
東京工業大学	國枝博昭																																																														
東京大学	柴田 直																																																														
広島大学	小出哲士																																																														
北海道大学	山本 強																																																														
大阪大学	今井正治	リアルタイムOSのLSIとの周辺回路を含むSoCの設計、自動車のリアルタイム制御をターゲットとする																																																													
熊本大学	末吉敏則	M.COREの周辺回路として(自作の)FPGAを搭載し、M.COREをFPGAのコントローラとして用いるようなCustom Computing Machineの設計、FPGAは対象となるプロセスに合わせて設計																																																													
3. タイトル名記入																																																															
139	適応的遺伝的アルゴリズムアクセラレータGAA-IIIの開発 と 実時間画像圧縮システムTEGの間	下記タイトル名記入	下記タイトル名記入もれ																																																												

139頁のタイトル名

平成11年度 日立製作所 CMOS 0.35 μ mゲートアレイテストラン (HITGA991)

お手数ですが、照合の上ご訂正お願い致します