

## 【募集】東京大学大規模集積システム設計教育研究センター(VDEC) 特任教員公募

### 概要

本センターは東京大学に設置された全国共同利用施設であり、国公立大学および高専での VLSI 設計教育の高度化を実践的に推進する研究センターです。主たる業務の中には

- (1) VLSI 設計に利用する CAD システムを調査研究し、設計技術ファイルとともに利用可能な形で全国のユーザに配布する
- (2) 最先端を含む VLSI チップ試作技術について調査研究し、設計規則等とともに全国のユーザに公開し、効率的チップ試作のためのシステムを構築する。
- (3) VLSI 設計にかかわる技術教育の啓蒙のため、セミナー、ワークショップ等を適宜開催する。

ことが含まれます。また本センターは、上記の活動のモデル研究の場として、東京大学工学系研究科における教育・研究にも携わっています。

本センターではこれら活動の拡大とユーザ数の増大に対応するため、全国運営協議会における答申に基づき、標記の特任教員を公募・採用することとなりました。採用予定の教員には本センターのスタッフとともに上記の活動に協力いただき、わが国の VLSI 設計教育の更なる高度化を進めることを計画しています。なお本センターの活動については Web ページ (<http://www.vdec.u-tokyo.ac.jp/>) も参照ください。

### 勤務先

東京大学大規模集積システム設計教育研究センター

113-0032 東京都文京区弥生2-11-16

東京大学武田先端知ビル

### 採用予定日および任期

2007 年 4 月 1 日 (任期は採用期日より 5 年、(ただし 1 回に限り更新が可能))

### 職種および採用予定数

特任教員 (特任助教授または特任講師) 1 名

### 勤務形態

常勤

### 研究分野

大規模集積回路工学または計算機援用設計工学の諸分野

## 応募資格

- ・ 上記の研究分野を専門とする若手研究者（2007年4月1日で満40歳以下）
- ・ 博士の学位を有すること
- ・ 上記の本センターの活動に積極的に参画できること
- ・ 本センターの産学連携研究にも意欲を持って参加できること

## 応募期限

2007年1月15日（月）消印有効

## 応募書類

- ① 履歴書（写真添付、現住所、連絡先（電話番号、電子メールアドレスを含む）、受賞歴）
- ② 研究業績目録（原著論文、特許等）
- ③ 主要論文別刷り（5編以内、各一部）
- ④ これまでの研究概要、将来の研究展望（A4用紙4枚以内）1通
- ⑤ 所見を求めうる2名の方の氏名と連絡先、あるいは推薦状（密封のこと）

なお、提出書類は返却しませんのでご承知ください。

## 応募書類送付先

113-0032 東京都文京区弥生2-11-16(東京大学武田先端知ビル)  
東京大学大規模集積システム設計教育研究センター（VDEC）  
センター長室気付（特任教員選考委員会）

（注意）応募の際には封筒に「VDEC 特任教員応募書類」と朱書の上、簡易書留で郵送してください。

## 選考方法

書類審査および面接

## 問い合わせ連絡先

（書面または電子メールでお願いします。電話での問い合わせはご遠慮ください）

東京大学大規模集積システム設計教育研究センター（VDEC）

吉田 直美

FAX 03 5841 8910

naomi@vdec.u-tokyo.ac.jp