

VDECリフレッシュ教育コースR タイムテーブル

日	時間(目安)	項目	要素
1日目	10:00-10:30	導入	無線通信システム例など
	10:30-12:00	変復調	アナログ変調
			デジタル変調
	13:00-14:00	多元接続方式	周波数分割
			時分割
			符号分割
			無線規格例
	14:00-16:00	基本性能	無線機の諸仕様
			その他基本
			周波数帯, 帯域
			非線形性
			雑音
16:00-17:00	アーキテクチャ	インピーダンス	
		要素回路の概要	
		受信機	
		送信機	
		得失・適用範囲	
17:00-18:00	要素回路	RF CMOS技術	
		受動素子	
		LNA	
		PA	
		ミキサ	
2日目	10:00-12:00	BBフィルタ, VGA	
		シンセサイザ	
		EVMと諸回路性能の関係	
		設計フロー	
13:00-14:00	設計概要	レベルダイヤ設計	
		受信機レベルダイヤ設計	
14:00-18:00	演習		