

VDEC だより

2012年
7月15日
第13号

- ◆ VDEC デザイナーズフォーラム開催のお知らせ
- ◆ 夏の CAD 講習会を開催いたします
- ◆ VDEC-MOSIS試作プログラムのご案内
- ◆ ナノテク分野のWeb2:0→ナノテクノロジー・プラットフォームが始まりました
- ◆ VDECチップ試作料金の改定

VDEC からの大事なお知らせです。

同じ内容は
<http://www.vdec.u-tokyo.ac.jp/Tayori/>
にも掲載されています。



◆VDEC デザイナーズフォーラム開催のお知らせ

<http://www.vdec.u-tokyo.ac.jp/DesignersForum/Forum12.html>
<http://www.starc.jp/arch/fy2011-meeting-j.html>

8/26(日) 東大の武田ホールにおいて VDEC デザイナーズフォーラムを開催いたします。今年の基調講演は、長年、東芝の半導体を牽引し、現在は Intermolecular という Silicon Valley ベンチャー企業の日本法人社長を務めている古山様に話をさせていただきます。また、昨年から始まった VDEC デザインアワードの最終選考発表会も行います。さらに、毎年好評の Ph.D セッションを懇

親会と一緒にやっつけてしまおうという企画もありまして、VDEC ユーザ交流にも役立つ内容となっております。

今年は、経産省 / STARC の「次世代半導体回路構成実用化支援事業」2011 年度成果報告会 [8/27(月)@武田ホール] との連続開催となっております。今年もたくさんの教員・学生の参加をよろしくお願いいたします。 (名倉 徹)

◆夏の CAD 講習会を開催いたします

<http://www.vdec.u-tokyo.ac.jp/CAD/CADTraining.html>

今年も夏の VDEC CAD 講習会を開催いたします。好評を得ております VDEC 拠点校へのストリーミング配信を今回も実施いたします。

今回のメニューは Cadence 社 : Encounter 縮小版、Low Power Front End Design、Low Power Back End Design、CtoS ; Synopsys 社 : HSPICE+VCS co-sim 等 ; Agilent 社 :

Golden Gate を予定しております。また、東大のみでの開催になりますが、VDEC 環境におけるトランジスタレベル設計講習会、デジタル設計講習会、VDEC SoC テスタ T2000 講習会も開催いたします。ぜひ CAD 講習会を有効活用し、設計力の向上にお役立てください。 (名倉 徹)

◆VDEC-MOSIS試作プログラムのご案内

<http://www.vdec.u-tokyo.ac.jp/CHIP/ChipSchedule.html>

VDEC では、今年度も、VDEC を通じて米国 MOSIS 社の試作サービスをユーザの皆様に提供しております。申込みは随時受け付けております。今年度の試作日程は、ホームページの「チップ試作日程」からご覧になれます。

今年度は、TSMC RFCMOS 65nm/90nm の試作サービスを最小区画 3.5mm²にて提供しております。設計締切は、65nm が 9/24、90nm

が 10/22 となります。試作価格につきましては、今年度から、ホームページには掲載せず、お問合せに応じてご連絡させて頂く形となりました。ご了承ください。

本試作プログラムへの申込み・問合せは、メールで松本 (matsumoto@cad.t.u-tokyo.ac.jp) 宛てにお願い致します。多くの皆様のご利用をお待ちしております。 (松本 剛史)

ナノテク分野のWeb2:0→ナノテクノロジー・プラットフォームが始まりました

<http://nanotech.net.t.u-tokyo.ac.jp/>

「微細加工」「構造解析」「分子合成」分野で、全国各地の拠点にある一流の装置を共有整備し、自由に利用できることが売りの、大型装置共用プログラム「文部科学省ナノテクノロジー・プラットフォーム」が7月2日より始まりました。東京大学はVDEC（微細加工）と工学系研究科ナノ工学センター（構造解析）とでそれぞれ受託し、連携して既にサービスを開始しています。VDECではこれまで通り武田先端知ビル地下の「クラス1」スーパークリーンルームで装置の公開を行なう他、「フェニテックセミコンダクター社」の厚膜SOI 0.6 μ mプロセスに、1層SOIポストプロセスを加えた「面内振動型バルクMEMS」テスト試作を公開するべくプロセス開発中（実は9割方完成）です。装置共用はナノプラット受付ページ(更新整備中)、

フェニテックSOIは三田まで、お気軽にお問い合わせくださいませ。（三田 吉郎）



ナノテクノロジー・プラットフォーム微細加工チームの構成

VDECチップ試作料金の改定

<http://www.vdec.u-tokyo.ac.jp/CHIP/chipservice.html#fee>

VDECでは2006年度より、流動教員制度の廃止およびチップ試作費請求を東京大学から行うことに伴い試作価格によらず一定率での手数料を上乗せしたチップ試作定価を設定しておりますが、費用負担の均等化などの観点から手数料を改定することとなりました。eShuttle 65nmのVDEC通常試作は、組立価格の10円単位への四捨五入、国プロ試作に関しては値下げであるこ

とから本年度試作（平成24年8月シャトル以降）から実施し、価格上昇となるローム0.18 μ mに関しては、平成25年度支払いとなる平成24年度第5回試作（平成25年2月設計締切）より新価格の適応とさせていただきます。いずれも定価はVDECのWEBに掲載いたしておりますので、そちらをご確認ください。以上ご理解、ご了承いただきますようお願いいたします。（池田 誠）

これからのチップ試作スケジュール

申込締切

2012/5/1
2012/6/13
2012/6/18
2012/8/22
2012/8/27
2012/10/17
2012/11/19
2012/11/19
2012/12/26

設計締切

2012/7/23
2012/7/25
2012/9/10
2012/10/3
2012/11/19
2012/11/28
2013/2/12
2013/2/6

試作ラン

ローム0.18 μ m
eShuttle65nm
ローム0.18 μ m
eShuttle65nm
ローム0.18 μ m
eShuttle65nm
ローム0.18 μ m
eShuttle65nm
ローム0.18 μ m
eShuttle65nm

平成24年度第2回
平成24年8月シャトル
平成24年度第3回
平成24年10月シャトル
平成24年度第4回
平成24年11月シャトル
平成24年度第5回
平成25年2月シャトル

神戸大学 廣瀬研究グループ

神戸大学 大学院工学研究科 電気電子工学専攻
<http://cas.eeddept.kobe-u.ac.jp>

神戸大学 廣瀬研究グループでは、LSI の超低電力動作の実現に向け、その限界に迫る設計技術の開拓に取り組んでいます。「超低電力ナノワット LSI !」を合言葉として、これを実現するためのアナログ・デジタル回路設計技術の開拓研究を推進しています。このような極めて微小な電力で LSI を動作させるためには、いわゆる PVT バラツキや低速動作など様々な設計技術課題を克服する必要があります。「なんでやろ?」、「こうしてみよか」、「あかんあ」、「こんなんどやろ?」、「ん?!」、「よっしゃ、できた!」などと日々議論しながら、各技術課題に取り組んでいます (ほとんどの場合は、「う〜ん」と頭を抱えているのですが…)。新しい LSI 設計技術の実現に向け、面白いアイデアを大切に、これを実証するための挑戦を続けています。VDEC でご提供いただいている CAD ツール、試作サービス、そして講習会などの各種サービスは、LSI の設計教育・開拓研究に必須であり、継続的なご対応やいざという時のメーリングリストなど日々深く感謝しております。今後も、さらに積極的に利用させていただき、研究活動を活発に展開していきたいと考えています。



VDECスタッフより…

浅田研新人?の前原民子です

こんにちは、昨年10月から、縁あって浅田研究室で先輩秘書の横地さんと一緒に、事務補佐の仕事をしている前原です。これまで教育関係の出版・編集に携わってきたため、VDEC で出会う事柄すべてが初めてで失敗続きの毎日ですが、浅田先生をはじめ VDEC に関わる先生方、学生さんの研究活動がスムーズに行くため、お役に立てるよう努力する所存です。とはいえ、半導体に関しては全くの門外漢。VDEC の他の秘書さんたちとともに「美女?のための半導体講座」を名倉先生にご教授頂いたにも関わらずまるでチンプンカンプン(名倉先生ごめんなさい)。久保田先生にクリーンルームをご案内頂いても、工作室で工芸品を作ってるみたい!なんて文系的感動のレベル。こんな私ですが、皆さ

まお笑いにならないでいろいろ教えてください。

コーラスと朗読が趣味で、昨夏ザルツブルクの教会とモーツアルテウム音楽大学でミサ曲を歌ってきました。生まれ故郷は、岐阜県・飛騨高山ですが、夫の転勤で3年暮らした沖縄への思い深く、一向に解決に向かわない基地問題に心を痛めています。(前原 民子)

