

VDEC だより

2016年
1月15日
第27号

- ◆ 平成28年度 チップ試作スケジュール
- ◆ 平成28年度 CAD ツール利用登録について
- ◆ VDEC デザインアワードについて
- ◆ VDEC リフレッシュセミナーのご案内
- ◆ 春の CAD 講習会のお知らせ

同じ内容は

<http://www.vdec.u-tokyo.ac.jp/Tayori/>
にも掲載されています。



VDECからの大事なお知らせです。

◆平成28年度チップ試作スケジュール

<http://www.vdec.u-tokyo.ac.jp/CHIP/ChipSchedule.html>

平成28年度のチップ試作スケジュールは以下のとおりとなっております。ST28nm CMOS FDSOI 試作は CMP の試作に合わせたスケジュールとなっておりますが、ST/CMP の都合によりスケジュールが変更となる可能性があることをご含み下さい。それ以外は平成27年度に引き続き、ローム社 CMOS 0.18um、オン・セミコンダクター新潟 CMOS 0.8um、ルネサス社 CMOS

65nm(SOTB) の試作となります。

なお、試作申込締切後でも試作枠に余裕があります場合には試作の追加申込みを受け付ける場合もございますが、試作の運用上、申込期間中のお申込みにご協力いただきますようお願いいたします。詳細・最新情報は VDEC の WEB を参照ください。

(池田 誠)

申込締切	設計締切	納品完了	試作ラン
-	2016/1/25	2016/6M~E	Renesas 65nm SOTB
-	2016/1/25	2016/5/20	Rohm 0.18um(2.5MM*n)
-	2016/2/1	2016/7/18	ST 28nm FDSOI
2015/12/29	2016/3/22	2016/6/20	OnsemiSanyo 0.8um(2.5MM*n)
2016/3/21	2016/5/2	2016/11/21	ST 28nm FDSOI
2016/3/7	2016/5/30	2016/9/16	Rohm 0.18um(2.5MM*n)
2016/5/23	2016/7/4	2016/12/15	Renesas 65nm SOTB
2016/5/2	2016/7/25	2016/11/11	Rohm 0.18um(2.5MM*n)
2016/6/28	2016/9/20	2016/12/27	Rohm 0.18um(2.5MM*n)
2016/7/8	2016/9/30	2016/12/23	OnsemiSanyo 0.8um(2.5MM*n)
2016/9/14	2016/10/26	2017/4/25	ST 28nm FDSOI
2016/8/22	2016/11/14	2017/3/10	Rohm 0.18um(2.5MM*n)
2016/12/12	2017/1/23	2017/7/6	Renesas 65nm SOTB
2016/11/28	2017/2/20	2017/6/16	Rohm 0.18um(2.5MM*n)
2016/12/30	2017/3/24	2017/6/20	OnsemiSanyo 0.8um(2.5MM*n)

◆平成28年度 CAD ツール利用登録について

2月22日(月)より、来年度のCADツール利用登録を開始いたします。今年度の利用登録に関わらず、登録手続きが必要となりますので、下記ページより登録をお願いいたします。新年度の利用登録がされない場合、5月1日以降、CADツールの利用ができなくなりますので、ご注意ください。

登録ページ: <http://www.vdec.u-tokyo.ac.jp/CAD/announce.html>(2月22日～)
＜注意事項＞

- ・ 詳細は、CADuser ML ならびに上記ホームページにてご案内いたします
- ・ 今年度 CAD ツールをご利用の場合、「使用者リスト」のご提出が必要です
- ・ 新年度の利用登録には「覚書」の郵送も必要です(今年度の「使用者リスト」と同封可)

(松本 高士)

◆ VDEC デザインアワードについて

<http://www.vdec.u-tokyo.ac.jp/designAward/welcome.html>

毎年好評の VDEC デザインアワードですが、前回から新設した「アイディアコンテスト部門」と「エクストラ部門」を今年も継続いたします。もちろん、「デザインアワード部門」も継続いたします。

「デザインアワード」は、VDEC を通じて優秀なチップを設計した学生を表彰します。「アイディアコンテスト部門」では、IP のシミュレーション等、実際にチップを設計していなくても応募が可能です。「エクストラ部門」では失敗談や研究室の設計環境の紹介等、アカデミックな内容ではないけれども VDEC ユーザにとって有益な情報を発表いただけます。また、昨年同様、「デザインアワード」では賞金を授与、「アイディアコンテスト部門」と「エクストラ部門」では、ローム 0.18um 2.5mm x 2.5mm の無料試作権を賞品として授与する予定です。

各部門ともに応募は主に指導教員による推薦とし、内容を A4 1 ページ程度でまとめたものを提出いただきます。既発表 / 未発表は問いません。また、試作の時期も問いません。VDEC 協力教員が選考委員となって 1 次審査を行い、かつ、今年も 1 次選考通過者は 8 or 9 月に開催予定（詳細は追って連絡いたします）のデザイナーズフォーラム@東大にてポスターセッションもしくは口頭で発表していただき、フォーラム参加者および選考委員による投票によって優秀賞、奨励賞を決定し、そのままフォーラム内で表彰いたします。

なお、VDEC デザインアワードの応募は 3 月末締切を予定しております。多数の応募をお待ちしております。

（名倉 徹）

◆ VDEC リフレッシュセミナーのご案内

今年もリフレッシュセミナーを開催いたします。RF コース、MEMS 演習コース、MEMS 実習コース、アナログコースに加え、これまで VDEC CAD 講習会で開催していた「VDEC EDA 環境におけるデジタル設計手法講習会」と「VDEC EDA 環境におけるトランジスタレベル設計手法講習会」も昨年からリフレッシュセミナーに引越しました。また、昨年から始まった 65nm SOTB プロセスの設計講習会も、リフレッシュセミナーの一環として開催いたします。

さらに、今年からは「VDEC パッケージチップのデジタル測定手法」講習会も新規開催します。これに加えて、これら一部の講義は、ストリーミング配信してお手元の PC (Windows Media Player) で受講できるようにします。スライドやラボデータなどは事前に電子メール等で配布し、各自の CAD 環境を使って演習していただきます。質問は Twitter を利用する予定です。

これらの講習会は VLSI 設計に関する基礎と最新の知識・技術の習得を目的とし、この分

野で活躍する著名な先生方を講師陣としてお招きして実施しています。また、これらの講義では、話を聞くだけではなく VDEC 演習室にて実際に CAD を動作させながらの演習も含まれます。産業界だけでなく、教育機関に在籍する教員・学生の方の参加も可能ですので、みなさまぜひご参加ください。WEB は 2 月中にオープンする予定です。

（名倉徹）



MEMS 測定風景(武田先端知ビル クリーンルーム)

◆ 春のCAD講習会のお知らせ

<http://www.vdec.u-tokyo.ac.jp/CAD/CADTraining.html>

今年も 3 月に入ってから春の CAD 講習会を開催いたします。好評いただいております VDEC 拠点校（北大・東北大・金沢大・東工大・名大・京大・阪大・広大・九大）へのストリーミング配信を今回も実施し、拠点校での受講が可能となっております。現在は開催項

目とスケジュールの日程調整中ですが、2 月初旬には参加申込みの開始予定です。

ぜひ CAD 講習会を有効にご活用いただき、設計力向上にご利用いただければ幸いです。

（名倉 徹）



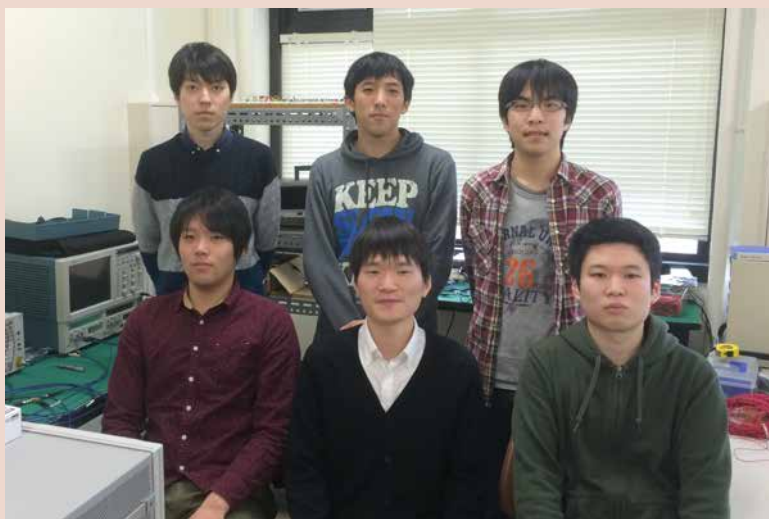
大阪工業大学 木原研究室

工学部 電気電子システム工学科 集積回路工学研究室

<http://www.oit.ac.jp/www-ee/server/iclab/>

集積回路工学研究室は、教員(木原特任講師)、修士課程 1 年生 1 名、学部 4 年生 5 名の 7 名(2016 年 1 月現在)で、無線通信向け高周波集積回路(RFIC)の設計に関する研究を行っています。現在は、「デジタル RF 受信機」の実現を目指して、低雑音増幅器、RF 直接サンプリング A/D 変換器、そしてデジタルミキサとフィルタの設計に取り組んでいます。

本研究室は 2014 年 4 月に発足し、2 年目の新しい研究室です。ワークステーションや測定機器を同じ学科の高周波回路工学研究室(吉村准教授)と共同で使用させて頂き、さらに VDEC 提供の設計ツールを利用させて頂くことで、回路設計と測定の環境を整えることができました。ついに、2015 年の 7 月には 65 nm SOTB CMOS のチップをテープアウトすることができました。研究資金がまだまだ限られています本研究室にとっては、先端プロセスを格安で利用できる VDEC のシャトルサービスは非常にありがたく、今後も積極的に活用し、その研究成果を国際会議や論文誌等で発表し、社会に還元するとともに、企業にとって即戦力となる人材を輩出して参ります。



VDECスタッフより…

みなさま、はじめまして。

VDEC池田教官室の植月と申します。事務補佐員として昨年7月より、武田先端知ビルを駆け回っています。(本当に走っていますが足音は立てていないつもりです。)

私は、まだ東大が今のように近代的になる前に、やはり同じ事務補佐員をしていました。その頃とは外観はもとより、仕事のシステムも内容も全く違うので、只々驚いてばかりの数ヶ月でした。1週間の半分はVDECで過ごしていますが、まだまだ慣れないことばかりで、いまだに理解不能なことも。お仕事も複雑かつその種類の多さにキャパが足りない日々ですが、お心の広い先生方や明朗快活なVDEC先輩秘書の方々に沢山助けていただきながら、楽しく働かせて頂いております。

家族構成は主人と息子の3人暮らしです。息子は冬でも半袖で遊ぶような子供でしたので、そんな子を相手にしていたためか体力だけは多分あります。(笑)

このような私ですが、少しでも早くVDECの一員として微力ながらも皆さまをお支え出来るようになればと願っています。

今後ともどうぞよろしくお願いいたします。

写真は昨年秋の武田先端知ビルから撮った癒しのイチョウの紅葉です。金色に輝いていてとても綺麗でした。(植月 夕佳)

