

VDEC だより

2017年
8月15日
第32号

同じ内容は

<http://www.vdec.u-tokyo.ac.jp/Tayori/>
にも掲載されています。



VDECからの大事なお知らせです。

◆ 第12回 VDEC D2Tシンポジウムを開催します

<http://www.vdec.u-tokyo.ac.jp/d2t/D2Tsymposium2017-j.html>

9月28日(木)に東京大学武田ホールにおいて、第12回VDEC D2Tシンポジウムを開催致します。

今回のシンポジウムでは「IoTとビッグデータ解析」をキーワードに、VLSIシステムの設計、製造、検証、テストを論じるプログラムを企画いたしました。招待講演には香港科技大のKwang-Ting (Tim) Cheng教授、カーネギーメロン大学のShawn Blanton教授、カイザースラウテルン工科大学のWolfgang Kunz教授とDominik Stoffel教授をお招きし、最新の研究に関するご講演を頂きます。また、東京大学の高木信一教授と森川博之教授にも集積デバイスとアプリケーションのそれぞれの立場からIoT技術とその周辺について論じて頂く予定です。シンポジウムのプログラム等の詳細、参加登録に関してはシンポジウムのホームページをご覧ください。参加費は無料となっております。多くの皆様のご参加をお待ち申し上げます。

(池野 理門)

10:00	開会
10:30	Session 1 - 特別講演 Shinichi Takagi (The University of Tokyo) Hiroyuki Morikawa (The University of Tokyo)
12:00	昼食
13:15	セッション 2 - VDEC アドバンテスト D2T 寄附研究部門の研究活動報告 Toru Nakura (The University of Tokyo) Takahiro J. Yamaguchi (Advantest Laboratories Ltd.)
14:05	休憩
14:15	セッション 3 - 招待講演 Kwang Ting Cheng (Hong Kong University of Science and Technology) Shawn Blanton (Carnegie Mellon University)
15:45	コーヒーブレイク
16:15	セッション 4 - 招待講演 Wolfgang Kunz (Technische Universitat Kaiserslautern) Dominik Stoffel (Technische Universitat Kaiserslautern)
17:45	閉会
18:00	懇親会



昨年のD2Tシンポジウムの様子(武田ホール)

◆ VDEC デザイナーズフォーラムのご案内

<http://www.vdec.u-tokyo.ac.jp/DesignersForum/Forum17.html>

今年のデザイナーズフォーラムは9/4(月), 5(火)に福岡県の二日市温泉で開催いたします。デザイナーズフォーラムでは、毎年50名近い参加者が集まり、気軽な雰囲気の中でVDECユーザの交流をはかっています。今年もVDECデザインアワードの発表・表彰式を中心に、ポスターセッション、大学院学生の

立案によるPh.D.企画セッションなど、試作経験やノウハウ、失敗談なども含めて、研究発表だけではなく普段の学会では聞けないような話も聞くことができます。

今年もたくさんの教員・学生の参加をよろしくお願いいたします。

(名倉 徹)

<VDEC デザインアワード発表会>

「リングオシレータのランダムテレグラフノイズによる周波数変動自動測定回路」

岸田 亮 (京都工繊大)

「低電力かつ高いソフトエラー耐性を有するFDSOI向けフリップフロップ」

丸岡 晴喜 (京都工繊大)

「TCIを装備したアクセラレータCC-SOTB」

松下 悠亮 (慶應大)

「LDOレギュレータ/鋸波発振器搭載多機能PWM出カイメージセンサ」

速水 一 (奈良先端大)

「干渉フィルタ積層LED光源を搭載した生体埋植用CMOSイメージングデバイス」

藤本 光輝 (奈良先端大)

「イメージセンサのフレキシブルデバイス応用に向けた実装法の開発」

山口 貴大 (奈良先端大)

「長期体内埋め込み用デバイス構造に適した人工視覚用網膜刺激チップ」

西村 信耶 (奈良先端大)

「A 4Gpixel/s 8/10b H.265/HEVC Video Decoder Chip for 8K Ultra HD Applications」

孫 鶴鳴 (早大)

「16 逡倍DLLを用いた広帯域インジェクションロックPLL」

増井 優也 (大阪工大)

「デジタル温度電圧センサと低電力BISTの評価用試作チップ」

加藤 隆明 (九工大)

「超低消費電力32-kHzリアルタイムクロック生成回路」

浅野 大樹 (神戸大)

「リングアンプSC積分器を用いた低電力DTΔΣ変調器」

堀越 界斗 (慶應大)

「三角波状動的電荷注入による電源共振ノイズの低減」

鹿野 真弘 (東大)

<デザインアワード・アイデアコンテスト部門>

「Extended-gate ISFETと昆虫嗅覚受容体発現細胞を融合した匂いバイオセンサ」

照月 大悟 (東大)

「PWM信号を利用した低電圧動作差分演算回路」

小嶋 文也 (山形大)

「連想メモリベース超並列SIMD型演算コアの提案」

関野 輝 (立命館大)



過去のVDECデザインアワード授賞式の様子

◆夏の CAD 講習会を開催いたします

<http://www.vdec.u-tokyo.ac.jp/CAD/CADTraining.html>
<http://www.vdec.u-tokyo.ac.jp/Refresh/announce.html>

今年も夏の VDEC CAD 講習会を開催いたします。好評を得ております VDEC 拠点校へのストリーミング配信を今回も実施いたします。今回のメニューは Cadence 社：Virtuoso ADE 講習会、Virtuoso Layout 講習会、Synopsys 社：DesignCompiler+PowerCompiler および HSPICE 講習会、

Keysight 社：GoldenGate 講習会を予定しております。また、VDEC 環境におけるトランジスタレベル設計講習会，デジタル設計講習会はリフレッシュセミナーへと移行して同時期に開催いたします。ぜひ CAD 講習会を有効活用し、設計力の向上にお役立てください。

(名倉 徹)

<CAD 講習会日程>

8月17日(木)、18日(金)

Synopsys DesignCompiler + PowerCompiler 講習会

8月22日(火)、23日(水)

Cadence Virtuoso ADE (Analog Design Environment) 講習会

9月6日(水)、7日(木)、8日(金)

Cadence Virtuoso Layout 講習会

9月13日(水)

Synopsys HSPICE 講習会

9月14日(木)

Keysight GoldenGate 講習会

<リフレッシュセミナー日程>

9月19(火)、20(水)

コース VT：VDEC 環境でのトランジスタレベル設計講習会

9月21(木)、22(金)

コース VD：VDEC 環境でのデジタル設計講習会

10月4(水)、5(木)

コース VG：VDEC ゲートアレイ設計講習会

VDECスタッフより…

光MEMSからナノフォトニクス、その先へ

皆様、はじめまして。平成 29 年 4 月に VDEC 三田吉郎研究室にて特任助教に着任いたしました、肥後と申します。本学工学系研究科電気系工学専攻にて光 MEMS の研究で博士号、その後東京大学先端科学技術研究センターで化合物半導体量子井戸構造とシリコンの融合デバイスの研究、東北大学原子分子材料科学高等研究機構にて低エネルギードライエッチングによる III-V 族化合物半導体のナノ構造の作製およびデバイス応用を通じて研鑽を積んでまいりました。VDEC では、異種材料集積を目標に光 MEMS デバイスの試作に取り組んでいこうと考えております。

趣味はピアノと野球です。ピアノはクラシックから J-Pop など好きな曲を練習しています。学生とともに成長していければいいなと考えております。今後ともどうぞよろしくお願いいたします。

(肥後昭男)

