

VDEC だより

2023年
8月15日
第44号

- ◆ VDEC デザイナーズフォーラムのご案内
- ◆ VDEC リフレッシュセミナーのお知らせ
- ◆ 夏の CAD 講習会を開催いたします
- ◆ 第 18 回 D2Tsymposium を開催いたします

東京大学 工学系研究科附属システムデザイン研究センター
基盤設計研究部門・基盤デバイス研究部門
(旧大規模集積システム設計教育研究センター)

◆ VDEC デザイナーズフォーラムのご案内

<http://www.vdec.u-tokyo.ac.jp/DesignersForum/index.html>

今年のデザイナーズフォーラムは9/29(金), 30(土)で開催いたします。場所は山口県下関市の川棚グランドホテルお多福で開催します。デザイナーズフォーラムでは、毎年50名近い参加者が集まり、気軽な雰囲気の中でVDECユーザの交流をはかっています。今年もVDECデザインアワードの発表・表彰式を中心に、ポスターセッション、大学院学

生の立案によるPh.D. 企画セッションなど、試作経験やノウハウ、失敗談なども含めて、研究発表だけではなく普段の学会では聞けないような話も聞くことができるでしょう。九州大学教授 井上 弘士先生に基調講演頂きます。今年もたくさんの教員・学生の参加をよろしくお願いたします。

(d.lab)

◆ VDEC リフレッシュセミナーのお知らせ

<http://www.vdec.u-tokyo.ac.jp/Refresh/announce.html>

d.lab-VDEC リフレッシュ教育では、集積回路産業に関わる職業人および教育機関の教員・学生を対象として、VLSI 設計に関する基本知識・技術の習得を目的とした設計教育コースを8月下旬から9月下旬にかけて順次開催します。

本コースでは、アナログ、RF、デジタルなどの幅広い集積回路の各種設計手法の講義に加え、

実際に基本的な集積回路を設計し、シミュレーションによる検証までを行うVLSI 設計演習を実施します。社会人または教育機関に在籍する教員・学生の方に向けております(ただし、コースV*はNDAの関係上、教育機関のみ参加可能です)。国内最高の講師陣を集めており、企業や大学研究室のトレーニング、および自らのデザイ・スキル・アップに最適です。(d.lab)

◆ 夏の CAD 講習会を開催いたします

<http://www.vdec.u-tokyo.ac.jp/CAD/CADTraining.html>

令和5年度第1回CAD講習会を開催中でございます。前回に引き続き全てオンライン開催となりました。奮ってご参加ください。

今回は夏の講習会ということで、各社のツールに関する基礎的なコースを企画しております。また、前回と同様に、Synopsys社のICC2は、on-demandビデオでWebトレーニングになります。9月末まで、複数回閲覧可能です。

※9/28にSynopsys ICC2 オンラインQ&Aミーティングを行います。

テキスト資料・データ調達のため、できれば開講日の2週間前までに登録を完了ください。受講者の皆様は、受講後にd.lab/VDECからのアンケートにもご回答ください。

(d.lab)

<CAD講習会日程>

8月17日 Cadence Virtuoso schematic

8月18日 Cadence Virtuoso Layout

8月22日 Cadence Voltus-Fi

8月30日 Keysight EMPro-FEM

9月4日 Cadence Quantus

9月14日 Cadence Spectre

9月15日 Synopsys PrimeSim SPICE/HSPICE

9月28日 Synopsys ICC2のQ&Aオンラインミーティング

9月30日まで Synopsys ICC2 オンデマンド

◆ 第18回 D2Tsymposiumを開催いたします

<http://www.vdec.u-tokyo.ac.jp/d2t/D2Tsymposium2023-j.html>

9月8日に第18回D2Tsymposiumを開催いたします。EPFLのEdoardo Charbon先生、KU LeuvenのGeorges Gielen先生、Auburn大学のAdit Singh先生など、著名な先生のご講演がございますのでぜひ武田ホールへお越しください。ご参加をお待ちしております。(肥後)