

VDEC だより

2024 年
12 月 15 日
第 48 号

- ◆ 第 19 回 D2T シンポジウムを開催いたしました
- ◆ 第 14 回 VDEC デザインアワード受賞者を決定いたしました

東京大学 工学系研究科附属システムデザイン研究センター
基盤設計研究部門・基盤デバイス研究部門
(大規模集積システム設計教育研究センター)

◆第19回 D2Tシンポジウムを開催いたしました

<http://www.vdec.u-tokyo.ac.jp/d2t/D2Tsymposium2024-j.html>

去る9月6日(金)に、武田ホールにて第19回D2Tシンポジウムを開催し、非常に多くの皆様にご聴講頂きました。半導体・LSIの期待が高まっており武田ホールでの臨場感をお届けできていれば幸いです。半導体から日本を、世界を元気に発信するため、University of California, Los AngelesのAsad Abidi先生、Stanford UniversityのSubhasish Mitra先生、University of Hawai'i at MānoaのAaron Ota先生、The Hong Kong University of Science and TechnologyのTim Cheng先生、University of UtahのPriyank Kalla先生、Hamburg University of TechnologyのGörschwin Fey先生をお招きし最新の研究について講演をいただきました。多くの方にご参加いただき、大変盛況な会となりましたことを改めて御礼申し上げるとともに、2025年に開催される記念すべき第20回D2Tシンポジウムへのご参加を心よりお待ちしております。



株式会社アドバンテスト代表取締役兼執行役員社長津久井幸一様のご挨拶

10:00 Opening remarks

東京大学大学院工学系研究科システムデザイン研究センター (d.lab) センター長 池田 誠 教授
株式会社アドバンテスト 代表取締役 兼 執行役員社長 津久井 幸一 様

10:15 - 11:45 Special Lecture I

"A Cambrian Explosion in Robust Computing Systems is Dead Ahead"

Subhasish Mitra, William E. Ayer Professor (Stanford University)

"How to Design Fixed and Controllable CMOS Delay Lines for Jitter versus Power"

Asad Abidi, Professor (University of California, Los Angeles)

14:00 - 15:30 Special Lecture II

"Learning Models for Monitoring Complex Systems"

Görschwin Fey, Professor (Hamburg University of Technology)

"Architecture, Design and EDA of High-Performance and Energy-Efficient Edge Inference Chips for Large-Scale AI Models: The InnoHK ACCESS Approach"

K.-T. Tim Cheng, Professor U-Tokyo Fellow (Hong Kong University of Science and Technology)

15:45 - 17:15 Special Lecture III

"Exploring Design-for-Test and Calibration for Silicon Photonics"

Priyank Kalla, Professor University of Utah

"Reconfigurable Wireless Communication Components Enabled by Liquid Metals"

Aaron Ota, Professor (University of Hawai'i at Mānoa)

17:15 - 17:30 Activities of D2T Research Department

"アドバンテスト D2T 寄附講座の活動報告 "

肥後 昭男(東京大学 d.lab)

Closing

◆ 第 14 回 VDEC デザインアワード受賞者を決定いたしました

<http://www.vdec.u-tokyo.ac.jp/designAward/awards/2024award.html>

VDEC を通じて試作したチップの中から特に優秀なチップを設計した設計者を選出し、最優秀者を IEEE SSCS Japan Chapter VDEC Design Award として表彰し、また、VDEC デザインアワード優秀賞 / 奨励賞も授与します。また、チップ試作を伴わなくても参加可能なアイデアコンテスト部門も継続しております。デザイナーズフォーラムにおいて最終審査を兼ねた発表を行いました。今年度の IEEE SSCS Japan Chapter VDEC Design Award は、東京大学の加納 創太さんによる「深宇宙探査機搭載ワンチップトランスポンダの実現に向けた X 帯 CMOS 受信機フロントエンド」が受賞しました。優秀賞には東京大学の加納 創太さん、奈良先端科学技術大学院大学の中西 優輝さん、奨励賞には東京大学の朱 玉揚さん、東京工業大学の菊田 康次さん、アイデアコンテスト部門嘱望賞には立命館大学の堀 聖菜さん、熊本大学の中村 昌稀さんが、それぞれ受賞しました。受賞者の皆様、おめでとうございます！

IEEE SSCS Japan Chapter VDEC Design Award + 優秀賞



東京大学 加納 創太さん

優秀賞



奈良先端科学技術大学院大学 中西 優輝さん

奨励賞



東京大学 朱 玉揚さん

奨励賞



東京工業大学 菊田 康次さん

アイデアコンテスト部門嘱望賞



立命館大学 堀 聖菜さん

アイデアコンテスト部門嘱望賞



熊本大学 中村 昌稀さん