

第10回

東京大学 大規模集積システム設計教育研究センター VLSI Design and Education Center VDEC

# 東京大学 VDEC 「アドバンテスト D2T 寄附研究部門」

東京大学大規模集積システム設計教育研究センターでは、株式会社アドバンテストからの寄附による「アドバンテスト D2T 寄附研究部門」において、「D2T (Design-to-Test)」の理念に基づき、「設計」と「テスト」の橋渡しを目的とした研究・教育活動を行なっています。その一環として開催して参りました「D2T シンポジウム」も、節目となる第10回の開催を迎えることとなりました。今回は半導体とその応用分野の高信頼性に関する国内外の著名な研究者・技術者による招待講演と本寄附研究部門が関連する研究報告、講演者によるパネルディスカッションなどを、下記の通り予定しております。多くの皆様の御参加をお待ち申し上げます。

2015 FRI  
**8/21**  
10:00-18:00

## プログラム / Program

10:00 開会の挨拶 / Opening

**浅田 邦博** (東京大学 大規模集積システム設計教育研究センター長) / **Kunihiro Asada** (Director, VDEC, The University of Tokyo)

10:15 セッション 1 / Session 1

**“車載用半導体集積回路の高信頼性化と工程管理手法”**

**瀬戸 屋孝** (東芝、JEITA) / **Takashi Setoya** (Toshiba Corp., JEITA)

**“Cross-layer Resilient Design for Automotive Electronics”**

**Mehdi B. Tahoori** (Karlsruhe Institute of Technology)

11:45 昼食 / Lunch

13:00 セッション 2 / Session 2

**“Robust Systems: Overcoming Complexity and Reliability Challenges”**

**Subhasish Mitra** (Stanford University)

**“Advanced Modeling and Characterization of Bias Temperature Instabilities and Hot Carrier Degradation”** **Tibor Grasser** (TU Wien)

14:30 休憩 / Coffee break

15:00 セッション 3 / Session 3

**Introduction of ADVANTEST D2T Research Division, VDEC**

**池野理門** (東京大学) / **Rimon Ikeno** (The University of Tokyo)

**FET-R-C Circuits: A Unified Treatment**

**飯塚哲也** (東京大学) / **Tetsuya Iizuka** (The University of Tokyo)

**A Novel Circuit for Transition-Edge Detection**

**山口 隆弘** (株式会社アドバンテスト研究所) / **Takahiro Yamaguchi** (ADVANTEST Laboratories Ltd.)

**Dynamic Power Integrity Control of ATE for Eliminating Overkills and Underkills**

**石田 雅裕** (株式会社アドバンテスト) / **Masahiro Ishida** (ADVANTEST Corp.)

16:25 休憩 / Break

16:40 パネルディスカッション / Panel discussion

18:00 閉会 / Closing

懇親会 / Reception

【参加費】

**無料**

各講演には  
同時通訳がつきます

D2Tシンポジウム

東京大学

武田先端知ビル 5階

武田ホール



【参加申し込み方法】以下のウェブサイトからの事前申込制

<http://www.vdec.u-tokyo.ac.jp/d2t/D2Tsymposium2015.html>

主催：東京大学大規模集積システム設計教育研究センター (VDEC)

後援：株式会社アドバンテスト

協賛：(一社) 電子情報通信学会、(一社) 情報処理学会

(一社) 電子情報技術産業協会、IEEE SSCS Japan Chapter

応用物理学会 集積化 MEMS 技術研究会、ナノテスト学会

(一社) パワーデバイス・イネープリング協会、SEMI ジャパン

お問い合わせ：東京大学 大規模集積システム設計教育研究センター アドバンテスト D2T 寄附研究部門

〒113-0032 東京都文京区弥生 2-11-16 武田先端知ビル 404 号室

Tel: 03-5841-0233 FAX: 03-5841-1093

<http://www.vdec.u-tokyo.ac.jp/>

E-Mail: [ikeno@vdec.u-tokyo.ac.jp](mailto:ikeno@vdec.u-tokyo.ac.jp)