

第13回 D2Tシンポジウム

~ VLSI system design, verification, and test (II) ~

IoT, Biosystems, RF and Machine learning

東京大学大規模集積システム設計教育研究センターでは、株式会社アドバンテストからの寄附によるアドバンテスト D2T 寄附研究部門において、「D2T (Design-to-Test)」の理念に基づき、「設計」と「テスト」の橋渡しを目的とした研究・教育活動を行なっています。その一環として開催して参りました D2T シンポジウムを今年も下記の通り開催いたします。多くの皆様の御参加をお待ち申し上げております。

2018 **9/26** WED
10:00-18:00

東京大学 武田先端知ビル 5階
武田ホール

Keynote Speakers



Gilgueng Hwang

Accosicate Professor, CNRS,
University of Paris-Saclay
“On-chip micro/nanorobotic swimmers
towards biomedical applications”



Yasuyuki Ozeki

Associate Professor, Dept. of EEIS,
The Univ. of Tokyo,
“Large-scale biological imaging of cells
with ultrafast lasers”



Agnès Tixier-Mita

Accosicate Professor, RCAST, The Univ. of Tokyo,
“Thin-Film-Transistor Technology:
Display Technology for Biological Applications”



Sule Ozev

Professor, Arizona State University,
“Ensuring Product Quality through Design for Test
for Embedded Circuits”



Abhijit Chatterjee

Professor, Georgia Institute of Technology,
Power-Performance Aware, Off-Line and On-Line
Adaptation of Mixed-Signal/RF Circuits and
Systems: A Machine Learning Assisted Approach



K.-T. Tim Cheng

Dean of Engineering, Chair Professor of ECE and
CSE, Hong Kong University of Science and Technology,
“Hardware Security-Verification,
Test, and Defense Mechanisms”



Adit Singh

Professor, Auburn University,
“Are System Level Tests Unavoidable for
High End Processors?”



参加のお申し込み

参加費：無料 懇親会：無料

申し込み方法：下記ウェブサイトです事前申込をお願いします

<http://www.vdec.u-tokyo.ac.jp/d2t/D2Tsymposium2018-j.html>

主催：東京大学大規模集積システム設計教育研究センター (VDEC)

後援：株式会社アドバンテスト

協賛 (予定)：(一社) 電子情報通信学会、(一社) 情報処理学会、IEEE SSCS Japan Chapter、IEEE SSCS Kansai Chapter、応用物理学会 集積化 MEMS 技術研究会、ナノテスティング学会、(一社) 電子情報技術産業協会、(一社) 日本半導体製造装置協会、SEMI ジャパン、(一社) パワーデバイス・イネープリング協会

お問い合わせ：東京大学 大規模集積システム設計教育研究センター アドバンテスト D2T 寄附研究部門

〒113-0032 東京都文京区弥生 2-11-16 武田先端知ビル 404 号室

Tel: 03-5841-0233 FAX: 03-5841-1093

<http://www.vdec.u-tokyo.ac.jp/>

E-Mail: higo@if.t.u-tokyo.ac.jp

