

第16回 D2Tシンポジウム

~ Design to Test Structures and Verification for Bio-MEMS, MRAM, AI, Machine learning ~

東京大学大学院工学系研究科附属システムデザイン研究センター (d.lab) では、株式会社アドバンテストからの寄附によるアドバンテスト D2T 寄附講座において、「D2T (Design-to-Test)」の理念に基づき、「設計」と「テスト」の橋渡しを目的とした研究・教育活動を行なっています。その一環として開催して参りました D2T シンポジウムを今年も下記の通り開催いたします。当日までに数名のキーノートトークが増える可能性がございますので、HP でのご確認をどうぞよろしくお願いたします。多くの皆様の御参加をお待ち申し上げます。

2021 **9/15** wed
10:00~18:00

Keynote Speakers



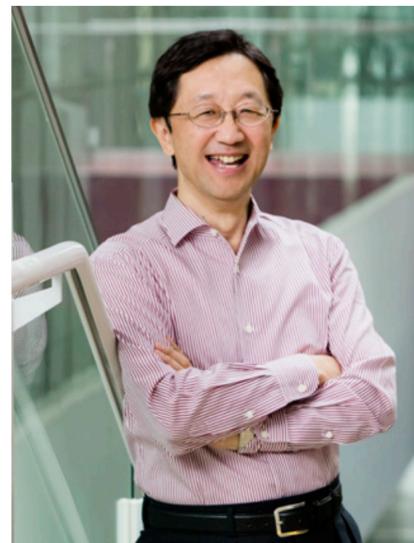
Teruo Fujii Professor
Microfluidics for Cellular and Molecular Systems
President of the University of Tokyo



Wayne Luk Professor
Meta-programming Strategies for Multi-Target Design Optimisation
Imperial College London



Mehdi Tahoori Professor
Computing Paradigms based on Flexible Inorganic Printed Electronics
Dependable Nano-Computing at Karlsruhe Institute of Technology



Tadahiro Kuroda Professor
Time Performance Improvement by Agile Design and 3D Integration
Systems Design Lab, the University of Tokyo



K.-T. Tim Cheng Professor
Ratio based Resistive Memory Cells for Low Error Rate and High Energy Efficiency
Hong Kong University of Science and Technology and Fellow, the University of Tokyo



Shin-ichi O'uchi (S. O'uchi)
AI-Accelerator Proof of Concept by a Multi-IP Chip Project
Laboratory Team Leader, AIST-UTokyo AI Chip Design Open Innovation Laboratory (AIDL)
National Institute of Advanced Industrial Science and Technology (AIST)



Alex Orailoglu Professor
Design of Reliable and Efficient Deep Learning Processing Systems
University of California, San Diego



Byambadorj Zolboo
Postdoctoral Researcher
Analysis and Calibration Techniques of Modulated Wideband Converter for High-Precision Sub-Nyquist Sampling System
Systems Design Lab, the University of Tokyo

主催：東京大学大学院工学系研究科附属システムデザイン研究センター (d.lab)
後援：株式会社アドバンテスト
協賛 (予定)：(一社) 電子情報通信学会、(一社) 情報処理学会、IEEE SSCS Japan Chapter
IEEE SSCS Kansai Chapter、応用物理学会 集積化 MEMS 技術研究会、ナノテスト学会
(一社) 電子情報技術産業協会、(一社) 日本半導体製造装置協会、SEMI ジャパン
(一社) パワーデバイス・イネープリング協会、計測エンジニアリングシステム株式会社

お問い合わせ 東京大学大学院工学系研究科附属システムデザイン研究センター アドバンテスト D2T 寄附講座
〒113-0032 東京都文京区弥生 2-11-16 武田先端知ビル 404 号室
Tel: 03-5841-0233 FAX: 03-5841-1093 <http://www.vdec.u-tokyo.ac.jp/> E-Mail: higo@if.t.u-tokyo.ac.jp

参加のお申し込み

申し込み方法：下記ウェブサイトで事前申込をお願いします



参加費：無料

<http://www.vdec.u-tokyo.ac.jp/d2t/D2Tsymposium2021-j.html>