

# 第18回 D2T シンポジウム

~ Verification for Analog TEST, Digital neuromorphic computing, Cryo-CMOS ~

ハイブリッド開催

2023 **9/8** **FRI**  
10:00~18:00

武田先端知ビル 5 階武田ホール + Zoom  
同時通訳は Zoom 配信のみ

東京大学大学院工学系研究科附属システムデザイン研究センター (d.lab) では、株式会社アドバンテストからの寄附によるアドバンテスト D2T 寄附講座において、「D2T (Design-to-Test)」の理念に基づき、「設計」と「テスト」の橋渡しを目的とした研究・教育活動を行なっています。その一環として開催して参りました D2T シンポジウムを今年も下記の通り開催いたします。当日までに数名のキーノートトークが増える可能性がございますので、ウェブサイトでの確認をどうぞよろしくお願いいたします。今回は現地開催をいたしますので、多くの皆様のご来場・ご参加を心よりお待ちしております。

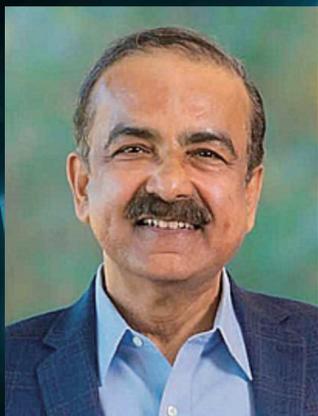
## Keynote Speakers



*Digital neuromorphic computing systems featuring dendrite-spines in human cerebrum*

**Atsutake Kosuge,**

Lecturer  
Systems design Lab., School of Engineering, the University of Tokyo



*Understanding Circuit Timing Marginalities that Cause Silent Data Corruption*

**Adit Singh**

Professor  
Auburn University



*Classical Cryo-CMOS Systems for Quantum Computing: from a Wild Idea to Working Silicon*

**Edoardo Charbon**

Professor  
Advanced Quantum Architecture Lab (AQUA), EPFL



*Design, Architecture and Integration of Next-Generation Edge AI Chips: Challenges and Opportunities*

**Tim Cheng**

Professor  
The Hong Kong University of Science and Technology



*Algorithm-Centric Design of Reliable and Efficient Deep Learning Processing Systems*

**Alex Orailoglu**

Professor  
University of California, San Diego



TBD

**Georges Gielen**

Professor  
KU Leuven



参加のお申し込み 申し込み方法：下記ウェブサイトで事前申込をお願いします **参加費：無料**

<http://www.vdec.u-tokyo.ac.jp/d2t/D2Tsymposium2023-j.html>

主催：東京大学大学院工学系研究科附属システムデザイン研究センター (d.lab)  
後援：株式会社アドバンテスト  
協賛 (予定)：(一社) 電子情報通信学会、(一社) 情報処理学会、IEEE SSCS Japan Chapter、IEEE SSCS Kansai Chapter、応用物理学会 集積化 MEMS 技術研究会、ナノテスティング学会、(一社) 電子情報技術産業協会、(一社) 日本半導体製造装置協会、SEMI ジャパン、(一社) パワーデバイス・イネープリング協会、計測エンジニアリングシステム株式会社

お問い合わせ：東京大学大学院工学系研究科附属システムデザイン研究センター アドバンテスト D2T 寄附講座  
〒113-0032 東京都文京区弥生 2-11-16 武田先端知ビル 404 号室  
Tel: 03-5841-0233 FAX: 03-5841-1093 <http://www.vdec.u-tokyo.ac.jp/>  
E-Mail: [higo@if.t.u-tokyo.ac.jp](mailto:higo@if.t.u-tokyo.ac.jp)

